PATENT ABSTRACTS OF JAPAN

(11)Publication number:

02-260424

(43) Date of publication of application: 23.10.1990

(51)Int.CI.

H01L 21/302

(21)Application number: 01-080323

(71)Applicant: MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing:

30.03.1989

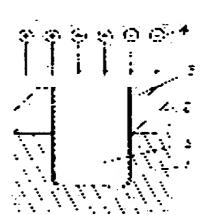
(72)Inventor: OGAWA HISASHI

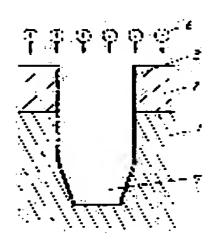
(54) DRY ETCHING

(57)Abstract:

PURPOSE: To control an etching shape without lowering a throughput by a method wherein a multistage etching operation of at least two stages or more whose high-frequency electric power is different is executed by using at least two kinds of gases, i.e., a reaction gas used to etch a material to be etched and a gas used to form a sidewall protective film for anisotropy.

CONSTITUTION: A silicon wafer where an SiO2 film 2 has been formed on a silicon substrate 1 is silicon—etched by using a reaction gas for etching use and a gas used to form a sidewall protective film; high—frequency cations are perpendicularly incident on the silicon substrate 1; the silicon substrate 1 which is not covered with the SiO2 film 2 is etched. During this process, a protective film 3 is formed on sidewalls of the SiO2 film 2 and on sidewalls of the silicon substrate 1; a vertical trench 5 is formed. When high—frequency electric power is lowered and an etching operation is continued, low—energy cations 6 cannot etch the protective film at corner parts of the bottom of the trench, and the





bottom is etched; accordingly, a trench 7 having a taper is formed. Thereby, it is possible to control an etching shape without lowering a throughput.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

◎公開特許公報(A) 平2-260424

· Dint. Cl. 5

庁内整理番号 識別記号

❸公開 平成 2年(1990)10月23日

H 01 L 21/302

8223 - 5F

審査請求 未請求 請求項の数 3 (全4頁)

図発明の名称

ドライエツチング方法

②特 顧 平1−80323

願 平1(1989)3月30日 2000

@発 明 者 小

 \mathbf{III}

久

大阪府門真市大字門真1006番地 松下電器產業株式会社内

大阪府門真市大字門真1006番地

②代 理 人

切出 願 人 松下電器産業株式会社 弁理士 粟野 重穿

外1名

1. 発明の名称。

ドライエッチング方法

2. 特許請求の範囲

(1) 高周披電力を使用するドライエッチング において 被エッチング材をエッチングする反応 ガスと異方性を出すための佩璧保護膜形成ガスの 少くとも2種類のガスを用いて、 高周波出力の異 なる少くとも2段階以上の多段階エッチングを行 うことを特徴とするドライエッチング方法

(2) 多段階エッチングは異方性エッチングの 達成できる高周波出力で行う第1のエッチングと 続いて所望のテーパ角をもつエッチング形状が得 - られる高周彼出力で行う第2のエッチングからな ることを特徴とする特許請求の範囲第1項記載の ドライエッチング方法

(3) 多段階エッチングは放電を止めることな く高周波電力のみを変えて行うことを特徴とする 特許請求の範囲第1項記載のドライエッチング方

3. 発明の詳細な説明

産業上の利用分野

本発明は髙周波電力を用いたドライエッチング 方法に関し 特に被エッチング材に構あるいは穴 を形成する際の形状制御に関するものである。

従来の技術

従来のドライエッチングにて半導体基板等へ清 を形成するに際し、この溝の形状制御は 反応ガ スと興壁保護腹形成ガスの流量比を変えて行って いる。 すなわち側壁保護膜形成ガスの流量比が少 いと形状は逆テーパとなり、 上記ガスが多いと形 状は順テーパとなる。 従って、 深い海の底部の形 状を独立に制御するためには放電を一時停止して 上記~種類のガス流量比を変えてエッチングする 必要があった。

発明が解決しようとする課題

上記のように従来の技術はガス流量調整のため 一度放電を止めなければならないたぬ 多段階に なるほどスループットが低下してしまうという問 題があった。本発明は上述の課題に鑑みて試され たもので、スループットを落すことなくエッチング形状の制御ができるドライエッチング方法を提供することを目的とする。

課題を解決するための手段

本発明は かかる点に鑑み高周波電力を使用するドライエッチングによって被エッチング材に満を形成する際 被エッチング材をエッチングする 反応ガスと異方性を出すための側壁保護膜形成ガスの少くとも2種類のガスを用いて 高周被電力の異なる少くとも2段階以上の多段階エッチングを行うドライエッチング方法である。

作用

実施例

本発明の実施例におけるドライエッチング方法について以下、詳細に説明する。第3回はエッチングに使用するマイクロ波ブラズマンチンを置の構成図である。処理室は石英ペルジャ16よりなり、石英ペルジャ16内にウエハ17が載置されている。石英ペルジャ16の周囲のソレノイドコイル11から発生された磁場とマでス条件を満たすことにより放電を開始し、高密度

ECR条件により放電を開始する さらに高周波

電源15より80Vの高周波電力を電極に投入してシリ

コンエッチングを行うと 第1図(b)に示す如く高

いエネルギーを持つ陽イオン 4 がシリコン基板 1

なプラズマが得られる。一方ウエハ17が截置され

に対して垂直に入射し、SiOx膜2で覆われていな いシリコン基板1はエッチングされる このとき SiOz腹2個壁及びエッチングされたシリコン基板 1の側壁には保護膜3が形成され横方向のエッチ ングを防ぎ 垂直なトレンチ5が形成される 読 い て 放 電 を 椎 持 し た ま ま 高 周 放 電 力 を 80¥か ら 40¥ まで低下させてさらにエッチングを追めると、人 射する低いエネルギーを持つ個イオン6ではトレ ンチ底部のコーナー部の保護原を充分にエッチン グすることができない。 一方底部は保護膜は完全 にエッチングされるためトレンチ 屁部 のコーナー 郎がトレンチ底部よりもシリコンのエッチングレ ートが遅くなりテーパをもつトレンチ7が形成さ れぬ 第2図に 上記エッチング条件でエッチン グを実際に行った場合のトレンチの断面SEM写 真を示す。 第2図(a)は高周波電力80Vで200秒シリ コン基板10をSiOz膜 8 及びSiOzサイドウォール 9 をマスクとして異方性エッチングを行った断面で、 第 2 図(b)は同様な試料を高周波電力80Vで200秒異 方性エッチングを行い 続いて放電を維持したま

発明の効果

以上の説明から明らかなように 本発明による と エッチング反応ガスと倒壁保護膜形成ガスと の流量比を変えず しかも放電を維持したまま 高 周波電力を変えるだけでスループットを落さずに 砕側壁は垂直で海底部は所望のテーパ角を持った 済を形成することが可能である。 さらに 通常

底部はエッチングによるダメージが最も大きな箇所であるが、本発明によれば高周被電力を低下させて辞底部をエッチングするため従来法に比べて海底部のエッチングダメージが軽減され、後に形成される素子特性に対する悪影響を減少させることが可能となり、工業的価値は極めて高い。4.4.4.20面の簡単な説明

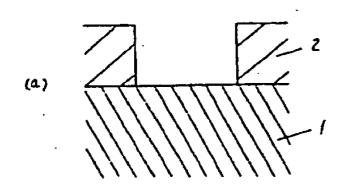
第1図は本発明の実施例におけるドライエッチング方法を示す工程断面図 第2図は本発明の実施例におけるドライエッチング方法を用いて形成したシリコン基板の僻断面の電子顕微鏡写真を示す図 第3図はマイクロ波プラズマエッチング装置の構成図である。

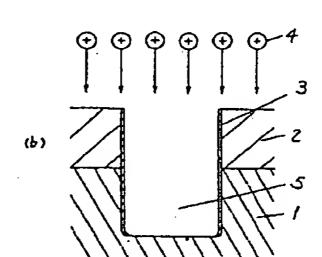
1.10・・・・シリコン基板 2.8・・・・SiO・ 腹 3・・・・保護 限 4・・・・高いエネルギーを持つ隔イオス 5・・・・垂直なトレンチ 6・・・・低いエネルギーを持つ陽イオス 7・・・・テーパをもつトレンチ。

代理人の氏名 弁理士 粟野重孝 ほか1名

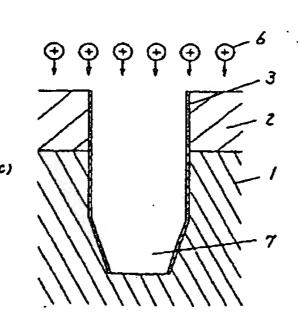
1---シリコン基板: 2--- SiO2 膜

85 1 🔯





為 1 🚳



1…シリコン差 板

Z-- SiOz 膜

3…保護股

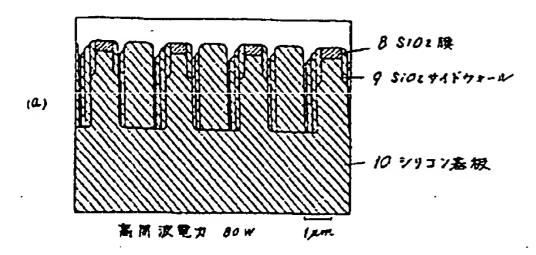
4… 紡ぃエネルゲーを 待っ 猫ィオン

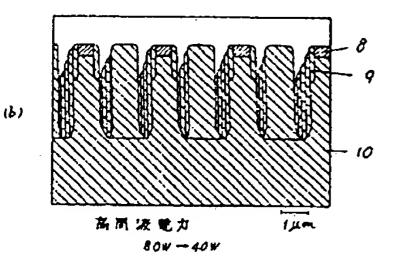
5… 全辺 なトレッチ

6… 低 いエオルギーを 押っ 陥イオン

フェ テーパを持つトレンテ

A 2 . 🖾





11 -- ソレノイドコイル
12 -- マグオトロン
13 -- マイクロ
ス
14 -- ガス導入ロ
15 -- 高 関 液 電 源
16 -- 石 英 ベルジャ
17 -- ウェハ

18 … 電 挺

第 3 🔯

